

《集成电路版图设计》

图书基本信息

书名：《集成电路版图设计》

13位ISBN编号：9787302077305

10位ISBN编号：7302077304

出版时间：2004-1

出版社：清华大学出版社

作者：塞因特

页数：457

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu111.com

《集成电路版图设计》

内容概要

现在您可以轻轻松松，兴致盎然地学习和掌握集成电路版图设计了！本书作者Christopher Saint，IBM的顶尖讲师之一，以轻松幽默的文笔为读者提供了一本图文并茂、实用易读的版图设计参考书，自下而上，由浅入深地构造了设计理念，毫无保留地讲述了从最初版图设计到最终仿真的方方面面。内容覆盖了模拟电路、数字电路、标准单元、高频电路、双极型和射频集成电路的版图设计技术，讨论了版图设计中有关匹配、寄生参数、噪声、布局、验证、封装等问题及数据格式，最后还提供了两个实际的例子，CMOS放大器与双极型混频器的版图设计。

这些精心组织的材料不仅提供了版图设计一步一步的细节指导，有利于读者深刻理解版图设计的全过程，而且也展示了在版图设计中的关键技术，使读者可直接的应用于日常的工作中。无论对于经验丰富的专业人士或是新手，无疑都会开阔您的眼界、拓展您的思路、启发您的创新意识，从而更能激起您对于版图设计工作，一项极有价值工作的热爱。

《集成电路版图设计》

精彩短评

- 1、太.....
- 2、非常实用
- 3、非常有意思。看起来很轻松。
- 4、layout

《集成电路版图设计》

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu111.com