

《IP核芯志》

图书基本信息

书名：《IP核芯志》

13位ISBN编号：9787121269791

出版时间：2015-8

作者：吴涛

页数：320

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu111.com

《IP核芯志》

内容概要

数字逻辑设计的精妙之处，在于根据不同的系统需求获得功能相同但结构完全不同的系统架构，这也是所谓“面积与速度”的平衡问题。本书运用幽默轻松的语言方式，介绍各种IP核在不同要求下的实现方法，潜移默化地传递了数字逻辑系统的设计思想。由于大部分工程师对于信号处理等知识的把握不是特别理想，所以本书剥离了理论知识的传统讲解方式，注重系统结构以及结构优化的介绍，以适应此类工程师的需要。__eol__第1章介绍了数字逻辑设计的基础概念，这些是设计的基础。只有把握这些内容，才能够真正进行合格的FPGA或者ASIC前端设计。第2~5章，由浅入深详述了从简单的选择器到复杂的快速傅里叶变换的一系列IP核内部结构，包含IP核多种可能的结构，方便读者根据不同的系统需求选择使用。第6章举例介绍了复杂系统设计所需要考虑的各种问题，使读者体会到“面积与速度”均衡的思想。

《IP核芯志》

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu111.com