

《EDA技术与Verilog HDL设计》

图书基本信息

书名：《EDA技术与Verilog HDL设计》

13位ISBN编号：9787121204819

作者：王金明,徐志军,苏勇

页数：357

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu111.com

《EDA技术与Verilog HDL设肌

内容概要

本书根据电子类课程课堂教学和实验的要求，以提高学生的动手实践能力和工程设计能力为目的，对EDA技术和FPGA设计的相关知识进行系统和完整的介绍。本书内容新颖，技术先进，由浅入深，既有关于EDA技术、FPGA器件和Verilog硬件描述语言的系统介绍，又有丰富的设计实例。本书配套多媒体电子课件、实验与设计和程序代码。

《EDA技术与Verilog HDL设肌

作者简介

徐志军，中国高等教育学会仪器科学及测控技术专业委员会副主任委员、华东地区高校电子线路教学研究理事会理事、中国电子学会高级会员，普通高等教育“十一五”国家级规划教材《EDA技术与VHDL设计》畅销书作者，该书是本书的姊妹篇。

《EDA技术与Verilog HDL设肌

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu111.com