

《FPGA/CPLD 數位晶片設計入門！

图书基本信息

书名：《FPGA/CPLD 數位晶片設計入門 - 使用Xilinx ISE發展系統（附程式範例光碟片）》

13位ISBN编号：9789572148563

10位ISBN编号：9572148567

出版时间：20050309

出版社：全華

作者：鄭群星

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu111.com

《FPGA/CPLD 數位晶片設計入門！

內容概要

本書可使讀者瞭解如何使用(1)繪圖的方式(2)VHDL硬體描述語言(3)Verilog硬體描述語言的方式設計FPGA/CPLD數位晶片，並以範例實作的方式，逐步介紹FPGA/CPLD數位晶片的設計方式。使讀者學會應用FPGA/CPLD的設計方式於(1)專題製作(2)論文演算法之驗證(3)其他有關數位系統之設計。本書共有十二章，包括數位積體電路之設計發展過程、Xilinx ISE發展系統之安裝及簡易操作、基本邏輯閘實驗、階層式電路的設計、計數器的設計、VHDL硬體描述語言設計方法、VHDL硬體描述語言之描述規則、VHDL設計實例介紹、Verilog硬體描述語言設計方法、Verilog邏輯閘層次設計實例介紹、Verilog資料流層次設計實例介紹及Verilog行為層次設計實例介紹。適用於私立大學、科大電子、電機、資工系『FPGA系統設計實務』、『FPGA設計』課程。

《FPGA/CPLD 數位晶片設計入門！

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu111.com