

# 《异步电路设计》

## 图书基本信息

书名：《异步电路设计》

13位ISBN编号：9787302319154

出版时间：2013-9-4

作者：Chris J. Myers 著，李鹏 译

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：[www.tushu111.com](http://www.tushu111.com)

# 《异步电路设计》

## 内容概要

由于原著者在原著序中所列举的六大原因，目前异步集成电路在国外的发展自20世纪90年代初以来已呈现加速趋势，已成为集成电路技术前沿的热点。Intel、IBM、ARM、Philip都在进行商用研究，其中ARM和Philip公司已推出面向低功耗和低电磁辐射的嵌入式异步芯片。与国外如火如荼的发展相反，异步集成电路技术在国内却未引起足够的重视，只在研究生层次开展了极少数的研究，对本科生的教育更是空白。市场上介绍异步集成电路设计的中文书迄今仅只有译著和编著各一本。国内数字电路课本中关于异步电路方面，有的完全没有，有的只有一章，内容仅限于异步计数器和异步单输入变化自动机等初级内容，这仅仅相当于国外20世纪五六十年代的水平。本书推出的目的就是更快更好地填补国内这方面的空白，将异步集成电路这一具有战略意义的新事物介绍给广大的国内读者。

本书是尤他大学Myers教授所写的异步集成电路教材。他领导着全球唯一的专门研究定时电路的实验室，是此方面的权威。本书覆盖了异步电路的各个方面，涉及信道模型、通信协议、异步自动机、延迟不敏感电路、定时电路，以及异步验证方面的内容。其中定时电路是所有异步电路中速度最快，最节省器件的一类，也是最难设计的。定时电路较少有人系统研究，一些信息仅零散出现于论文中。本书中第7章专门讲解了定时电路，所以此部分内容极具价值。Myers领导的定时电路实验室应用定时电路设计技术开发的RAPPID电路达到了很高的性能。另外书中异步集成电路的验证方面的内容也是少有的。读者可以下载此研究组开发的设计工具自行尝试异步设计。

# 《异步电路设计》

## 版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:[www.tushu111.com](http://www.tushu111.com)