

《数字逻辑技术基础》

图书基本信息

书名：《数字逻辑技术基础》

13位ISBN编号：9787111142973

10位ISBN编号：7111142977

出版时间：2004-1

出版社：机械工业出版社

作者：杨学敏

页数：258

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu111.com

《数字逻辑技术基础》

内容概要

本书将加强工程素质和创新意识的培养作为教材改革的重点，对传统教材进行了尝试性的改革；精简了门电路的工作原理、小规模集成电路等内容；增加了VHDL，并将其作为基本描述方法贯穿全书；运用数字逻辑特有的描述方法阐述器件的功能、功能扩展及应用，突出逻辑性，避免文字赘述；增强了应用的设计性、综合性和灵活性。本书既满足原国家教育委员会颁布的课程教学基本要求，又符合当前我国高等教育教学课程体系、内容的改革和压缩学时的实际。书中不仅参考了国内外优秀教材，还融入了编者多年的教学经验。全书共6章，主要内容有：数字逻辑基础，组合逻辑的分析与设计，时序逻辑的分析与设计，常用中大规模集成电路及其应用，存储器和可编程逻辑器件，数字系统设计基础。本书可作为高等院校电子与通信专业教材，也可作为相关专业的教材和技术人员的参考书。

《数字逻辑技术基础》

书籍目录

序前言第一章 数字逻辑基础 第一节 数制与码制 第二节 逻辑运算 第三节 逻辑函数及其表示方法 第四节 逻辑函数的化简 第五节 数字集成电路 小结 自我检测题 思考题和习题第二章 组合逻辑的分析与设计 第一节 组合逻辑电路的分析 第二节 编码器及译码器 第三节 数据选择器 第四节 算术运算电路 第五节 数值比较器 第六节 奇偶校验器 第七节 组合逻辑电路的设计 小结 自我检测题 思考题和习题第三章 时序逻辑的分析与设计 第一节 集成触发器 第二节 时序逻辑电路的分析 第三节 计数器 第四节 寄存器及移位寄存器 第五节 时序逻辑电路的设计 小结 自我检测题 思考题和习题第四章 常用中大规模集成电路及其应用 第一节 555定时器及其应用 第二节 集成单稳态触发器 第三节 数-模及模-数转换 小结 自我检测题 思考题和习题第五章 存储器和可编程逻辑器件 第一节 随机存取存储器 第二节 只读存储器 第三节 可编程逻辑器件的基本 第四节 复杂可编程逻辑器件 (CPLD) 第五节 现场可编程门阵列 (FPGA) 小结 自我检测题 思考题和习题第六章 数字系统设计基础 第一节 数字系统的设计方法 第二节 VHDL程序基础自我检测题答案附录参考文献

《数字逻辑技术基础》

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu111.com