

《数字电子技术》

图书基本信息

书名：《数字电子技术》

13位ISBN编号：9787113065348

10位ISBN编号：7113065341

出版时间：2005-7

出版社：中国铁道

作者：常桂兰

页数：251

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu111.com

《数字电子技术》

内容概要

数字电子技术，ISBN：9787113065348，作者：常桂兰 王成安 任桂兰

书籍目录

第1章 数字电路基础	1-1 数的进制及其转换	1-1-1 进位计数制	1-1-2 不同进制之间的转换	1-2 机器码
	1-2-1 原码	1-2-2 反码	1-2-3 补码	1-3 逻辑代数
	1-3-2 逻辑代数的基本定律和规则	1-3-3 逻辑函数的代数化简法	1-3-4 逻辑函数的卡诺图化简	本章小结 思考题与习题
第2章 逻辑门电路	2-1 晶体管开关特性	2-1-1 二极管开关特性	2-1-2 三极管的开关特性	2-1-3 MOS管的开关特性
	2-2 基本逻辑门电路	2-3 TTL逻辑门电路	2-3-1 TTL与非门的工作原理	2-3-2 TTL与非门的参数
	2-3-3 TTL与非门的改进电路	2-3-4 TTL的其他类型门电路	2-3-5 其他双极型集成电路介绍	2-4 CMOS集成门电路
	2-4-1 CMOS反相器	2-4-2 CMOS与非门	2-4-3 CMOS或非门	2-4-4 CMOS传输门
	2-4-5 CMOS与TTL电路性能比较	2-4-6 正负逻辑问题	2-5 CMOS与TTL接口电路	2-5-1 TTL-CMOS接口电路
	2-5-2 CMOS-TTL接口电路	2-5-3 门电路使用中应注意的事项	本章小结 思考题与习题	第3章 组合逻辑电路
	3-1 组合逻辑电路的分析	3-1-1 基本概念	3-1-2 组合逻辑电路的分析方法	3-1-3 组合逻辑电路的设计
	3-1-4 组合逻辑电路的竞争冒险	3-2 常用组合逻辑电路	3-2-1 编码器	3-2-2 译码器
	3-2-3 数据选择器和分配器	3-2-4 比较器	3-2-5 加法器	本章小结 思考题与习题
第4章 集成触发器	4-1 触发器的基本形式	4-1-1 基本RS触发器	4-1-2 同步RS触发器	4-2 TTL集成触发器
	4-2-1 主从RS触发器	4-2-2 主从JK触发器	4-2-3 边沿触发器	4-3 CMOS触发器
	4-3-1 CMOS主从D触发器	4-3-2 CMOS主从JK触发器	4-4 触发器之间的逻辑转换	4-4-1 D触发器转换成T1触发器
	4-4-2 JK触发器转换成D触发器	4-4-3 JK触发器转换成T1触发器	4-5 集成触发器的脉冲工作特性及主要参数	4-5-1 触发器的脉冲工作特性
	4-5-2 触发器的主要参数	本章小结 思考题与习题	第5章 时序逻辑电路	第6章 脉冲的产生与整形
	第7章 数/模转换器 (DAC)	和模/数转换器 (ADC)	第8章 半导体存储器及可编程逻辑器件	附录1 数字电子电路读图
	附录2 国产半导体集成电路型号及命名方法	附录3 常用逻辑符号对照表	参考答案	参考文献

《数字电子技术》

精彩短评

1、正在学习中，得好好学习，好好看。

《数字电子技术》

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu111.com